

Informații personale

Mihai-Cătălin Țurcanu

Str. Gheorghe Lazăr nr. 24, ap. 5, 300081 Timișoara, România
+40 722 555 017

mihai.turcanu@example.com

linkedin.com/in/mihai-turcanu-emb-4c7e2

Data nașterii: 12/05/1992

Naționalitate: română

Permis de conducere: categoria B

Inginer software embedded – AUTOSAR / siguranță funcțională

Profil profesional

Inginer software embedded cu peste 8 ani de experiență în dezvoltarea de componente AUTOSAR Classic pentru module de iluminare și control al caroseriei. Lucrez în proiecte ISO 26262 (ASIL B) și ASPICE nivel 2, de la cerințe și arhitectură până la integrare și testare pe HIL.

Experiență profesională

01/03/2021 – prezent

Inginer software embedded

FORVIA – HELLA Romania S.R.L., Timișoara

- Dezvoltarea componentelor software AUTOSAR Classic (R4.4) în C pentru un modul de control al farurilor matrix LED
- Configurarea modulelor BSW (Com, NvM, Dem, Dcm) cu Vector DaVinci Configurator și DaVinci Developer
- Implementarea mecanismelor de siguranță pentru cerințe ISO 26262 ASIL B; analiză statică MISRA C:2012 cu Polyspace
- Teste de integrare pe HIL cu CANoe și scripturi CAPL; îmbunătățirea timpului de pornire al ECU cu 18 %
- Trasabilitate cerințe – arhitectură – teste în Polarion pentru evaluarea ASPICE nivel 2 a proiectului

17/07/2017 –
28/02/2021

Inginer software embedded

Grupul Continental – Continental Automotive Romania S.R.L., Timișoara

- Dezvoltarea și integrarea driverelor MCAL pentru microcontrolere Infineon AURIX TC3xx într-un modul de control al caroseriei (BCM)
- Implementarea serviciilor de diagnoză UDS (ISO 14229) și a gestionării codurilor de eroare
- Depanare cu Lauterbach TRACE32 și analiza traficului CAN/LIN cu CANoe
- Automatizarea build-ului și a testelor unitare în Jenkins (Git, Python), reducând durata unui release cu 2 zile

01/10/2016 –
30/06/2017

Asistent de cercetare (proiect)

Universitatea Politehnica Timișoara, Facultatea de Automatică și Calculatoare, Timișoara

- Proiect de cercetare privind comunicația CAN FD pentru rețele vehiculare; prototip pe plăci STM32 programate în C
- Coautor al unei lucrări prezentate la o conferință IEEE despre latența în rețele CAN FD

04/07/2016 –
30/09/2016

Stagiar dezvoltare software

Visteon Electronics Romania S.R.L., Timișoara (Internship)

- Testare funcțională a unui cluster de bord: scrierea cazurilor de test și raportarea defectelor în Jira
- Scripturi Python pentru automatizarea testelor pe bancul de test

Educație și formare

- 01/10/2015 – 30/06/2017 **Diplomă de master – Ingineria Sistemelor Încorporate**
 Universitatea Politehnica Timișoara, Facultatea de Automatică și Calculatoare, Timișoara
- Lucrare de disertație: „Analiza latenței în rețele CAN FD pentru arhitecturi zonale”
- 01/10/2011 – 10/07/2015 **Diplomă de inginer – Calculatoare și Tehnologia Informației**
 Universitatea Politehnica Timișoara, Facultatea de Automatică și Calculatoare, Timișoara
- Proiect de diplomă: „Sistem de monitorizare a presiunii în pneuri pe bază de STM32”
- 15/09/2007 – 30/06/2011 **Diplomă de bacalaureat – profil matematică-informatică**
 Colegiul Național „Constantin Diaconovici Loga”, Timișoara

Competențe lingvistice

Română (Limba maternă)

	Listening	Reading	Spoken interaction	Spoken production	Writing
Engleză C1 – Utilizator experimentat	C1	C1	C1	C1	C1
Germană B1 – Utilizator independent	B1	B1	B1	B1	B1

Competențe digitale și tehnice

Limbaje : C, C++, Python, CAPL

Standarde și procese : AUTOSAR Classic, ISO 26262, ASPICE, MISRA C:2012, UDS (ISO 14229)

Instrumente : Vector CANoe, DaVinci Configurator, Lauterbach TRACE32, Polyspace, Polarion, Git, Jenkins

Certificări

Functional Safety Engineer (Automotive) — TÜV Rheinland, 2022

ISTQB Certified Tester Foundation Level — RTTB, 2019